**ITEMI CU ALEGERE DUALĂ**

|  |  |
| --- | --- |
| **Domeniul de pregătire profesională** | **Electronică automatizări** |
| **Calificarea profesională** | **Tehnician electronist, Tehnician operator telematica, Tehnician operator tehnica de calcul, Tehnician in automatizari, Tehnician operator roboti industriali, Tehnician de telecomunicatii**  **Electronist aparate și echipamente, Electronist rețele de telecomunicații** |
| **Modul** | **BAZELE ELECTRONICII DIGITALE** |
| **Clasa** | **a X-a** |

1. Funcţia logică f = ABC este realizată de o poartă AND (ŞI) cu trei intrări.
2. Poarta standard pentru circuitele TTL este poarta SAU.
3. Circuitele logice combinaţionale sunt circuite care au în structura lor internă şi circuite de memorie.
4. Sistemul de numerație hexazecimal conține zece simboluri distincte.
5. Demultiplexorul a cărui intrare de validare este inhibată, funcţionează ca un decodificator obişnuit.

Nivelul de dificultate: mediu

Răspuns:

**1 – A 2 – F 3 – F 4 – F 5 – A**

1. Memoria este un circuit logic combinaţional;
2. Numǎrul 125 scris în sistem binar este 1111101;
3. Codificatoarele sunt circuite logice combinaţionale care furnizeazǎ la ieşire un cuvînt binar de n biţi atunci cînd una din cele m intrǎri ale sale este activatǎ;
4. Multiplexoarele sunt circuite logice combinaţionale care permit transmiterea datelor de la o intrare unică la una din cele n ieşiri;
5. La ieşirea porţii logice SAU se obţine valoarea logică 1 dacă şi numai dacă toate intrările au valoarea logică 1.

Nivelul de dificultate: mediu

Răspuns:

1. **– F; 2 – A; 3 – A; 4 – F; 5 – F.**